



Veröffentlicht auf *edacentrum* (<https://project.edacentrum.de>)

[Startseite](#) > Druckeroptimiertes PDF

# BMBF-Innovationswettbewerb „Elektronik für energiesparsame IKT“ für Hochschulen und Forschungseinrichtungen



[1]

Das BMBF hat am 6.5.2020 einen Innovationswettbewerb „Elektronik für energiesparsame Informations- und Kommunikationstechnik“ [2] im Rahmen der Initiative Green ICT gestartet. Darin werden ausschließlich Hochschulen, Universitäten und Forschungseinrichtungen eingeladen sich für die Teilnahme an einem 9-monatigen geförderten Wettbewerb mit einer **Projektskizze** zu bewerben. In dessen Verlauf wird die **Ausarbeitung eines wissenschaftlichen Konzeptes für ein FuE-Verbundprojekt gefördert**, das sich durch eine überzeugende Industriebeteiligung auszeichnen muss. Ziel des Verbundprojekts ist die **Demonstration eines innovativen IKT-Systems**, basierend auf einer **Edge-Cloud-Lösung** für eine wirtschaftlich und gesellschaftlich relevante Anwendung mit erheblichem Potenzial zur Energie- bzw. CO<sub>2</sub>-Einsparung. Aus den eingereichten Skizzen werden zehn Projekte ausgewählt, die in der 9-monatigen Wettbewerbsphase ein Umsetzungskonzept erarbeiten.

Forschung und Innovation sind Bestandteil des Klimaschutzprogramms 2030 der Bundesregierung, darunter die - Maßnahme Green ICT. Das Bundesministerium für Bildung und Forschung (BMBF) beabsichtigt im Rahmen dieser Maßnahme, Forschung für eine Elektronik zu fördern, die den Energieverbrauch und damit die Treibhausgasemissionen (CO<sub>2</sub>-Fußabdruck) der Informations- und Kommunikationstechnologien (IKT) senkt. Für einen signifikanten und messbaren Beitrag der IKT zur Erreichung der Klimaschutzziele des Übereinkommens von Paris ist es notwendig, über die Steigerung der Energieeffizienz einzelner Komponenten hinaus erhebliche Energieeinsparungen für verteilte und vernetzte IKT-Systeme zu erreichen. Innovative Elektronik für energiesparsame IKT-Systeme soll zudem ein Wettbewerbsvorteil für Unternehmen aus Deutschland werden.

Das BMBF fördert auf Basis dieser Richtlinie Hochschulen und Forschungseinrichtungen bei der wissenschaftlich fundierten Ausarbeitung von Konzepten für Verbundvorhaben zur Forschung und Entwicklung (FuE). Diese Konzepte bzw. die zu gestaltenden FuE-Verbundvorhaben sollen zum Ziel haben, durch Elektronik für innovative und energiesparsame IKT-Systeme einen erheblichen Beitrag zur Senkung des Energieverbrauchs und damit des CO<sub>2</sub>-Fußabdrucks von Digitaltechnologien zu leisten.

Das edacentrum unterstützt Sie gerne bei Ihrer Einreichung.

Die vollständigen Informationen des BMBF hierzu finden Sie hier:

**BMBF-Mitteilung: Innovationswettbewerb „Elektronik für energiesparsame Informations- und Kommunikationstechnik“** [2].

edacentrum | Schneiderberg 32 | 30167 Hannover | fon: +49 511 762-19699 | email: [info@edacentrum \[dot\] denach oben](mailto:info@edacentrum.de)

**Quell-URL:** <https://project.edacentrum.de/bmbf-innovationswettbewerb-%E2%80%9EElektronik-f%C3%BCr-energiesparsame-informations-und-kommunikationstechnik%E2%80%9C-i>

## Links:

[1] <https://project.edacentrum.de/bmbf-innovationswettbewerb-%E2%80%9EElektronik-f%C3%BCr-energiesparsame-informations-und-kommunikationstechnik%E2%80%9C-i>

[2] <https://www.bmbf.de/foerderungen/bekanntmachung-2981.html>