

Veröffentlicht auf [progressivKI](https://project.edacentrum.de/progressivki) (<https://project.edacentrum.de/progressivki>)

Startseite > Druckeroptimiertes PDF

## KI optimiert Chipdesigns – und künftige KIs

2021/07/08

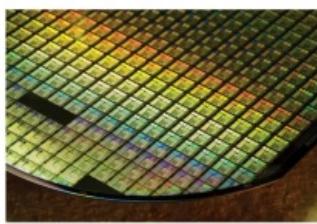
### Untertitel:

Eine künstliche Intelligenz platziert Chip-Komponenten besser und schneller als erfahrene Designer. Die Zeit für das sogenannte Floorplanning schrumpft von Wochen und Monaten auf sechs Stunden.

Aktuell | Forschung c't 15/2021 S. 50

**KI optimiert Chipdesigns – und künftige KIs**

Eine künstliche Intelligenz platziert Chip-Komponenten besser und schneller als erfahrene Designer. Die Zeit für das sogenannte Floorplanning schrumpft von Wochen und Monaten auf sechs Stunden.



Mikrochips auf einem Wafer: Eine KI von Google Brain könnte Chipdesigns künftig optimieren und Entwicklungszyklen stark verkürzen.  
Bild: TSMC

**Published Date:** Mi., 2021/06/16  
**Found at:** c't 15/2021 S. 50  
**Found at:** Heise Online [1]

Das Projekt progressivKI wird unter den Förderkennzeichen 19A21006A-R, 19A21006A-R, 19A21006A-R, 19A21006A-R durch das Bundesministerium für Wirtschaft und Klimaschutz (BMWK) aufgrund eines Beschlusses des Deutschen Bundestages gefördert.

**Quell-URL:** <https://project.edacentrum.de/progressivki/ki-optimiert-chipdesigns-%E2%80%93-und-k%C3%BCnftige-kis>

### Links:

[1] <https://www.heise.de/select/ct/2021/15/2116706461150940440>