

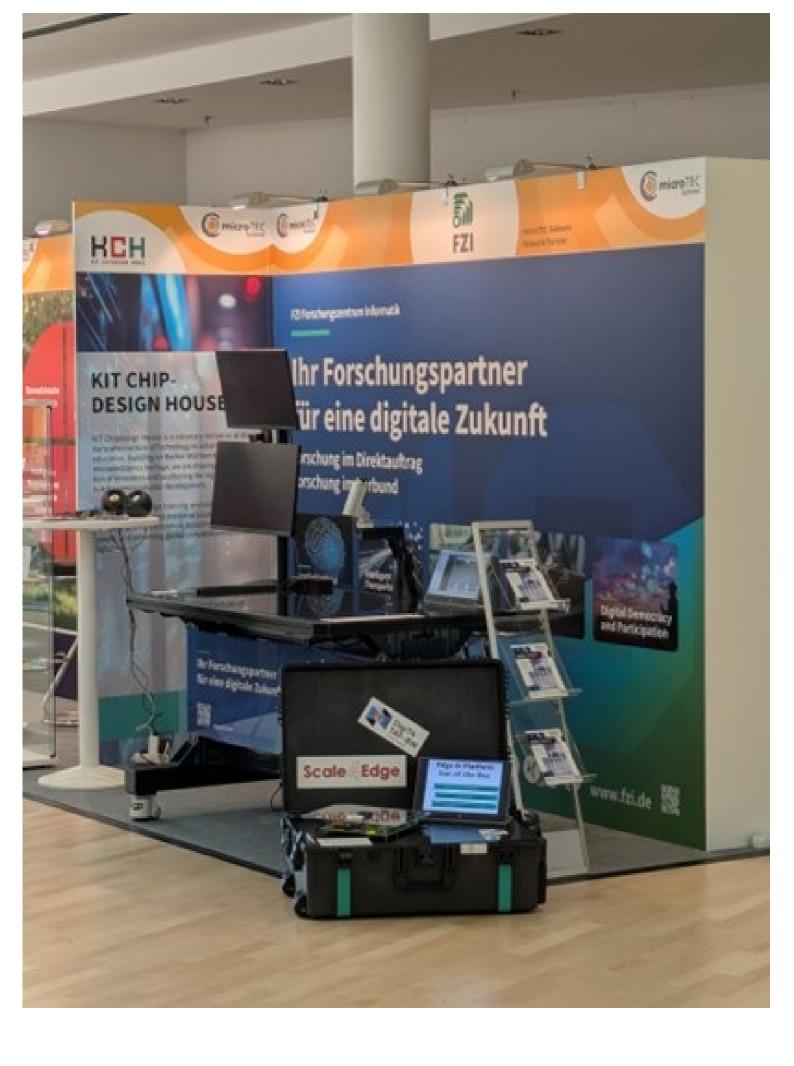
 $Ver\"{o}ffentlicht \ auf \ \textit{Scale4Edge} \ (https://project.edacentrum.de/scale4edge)$ 

Startseite > Druckeroptimiertes PDF

## Scale4Edge at MikroSystemTechnik Kongress 2025

2025/10/28

Das FZI Forschungszentrum Informatik [1] präsentiert in Kooperation mit dem KIT Chipdesign House [2] Ergebnisse des Vorhabens Scale4Edge auf dem MikroSystemTechnik Kongress 2025 [3]. Der Fokus liegt auf skalierbaren Edge-Prozessoren, die eine effiziente Ausführung von künstlicher Intelligenz ermöglichen. Eine anwendungsspezifische System-on-Chip-(SoC)-Plattform, die aus einem RISC-V-Prozessor und einem KI-Beschleuniger besteht, wurde für die effiziente Ausführung einer KI-basierten, kamerabasierten Objekterkennung angepasst. Der Demonstrator dient der Veranschaulichung der in Scale4Edge entwickelten Methoden zur Spezifizierung, Generierung und Verifizierung von Hardware-Eigenschaften im SoC-Entwurf.





Das Projekt Scale4Edge wird unter den Förderkennzeichen 16ME0122K-140, 16ME0465, 16ME0900, 16ME0901 im Förderprogramm ZuSE durch das deutsche Bundesministerium für Forschung, Technologie und Raumfahrt (BMFTR) gefördert.

 $\textbf{Quell-URL:}\ https://project.edacentrum.de/scale4edge/scale4edge-mikrosystemtechnik-kongress-2025$ 

## Links:

- [1] https://www.fzi.de/
- [2] https://www.kch.kit.edu/
- [3] https://www.mikrosystemtechnik-kongress.de/de