

Bit-Rauschen: Halbleitertechnik für die EU, x64-Emulator für ARM-Windows

2021/01/27

... in the Press

Untertitel:

Die EU will Milliardenbeträge in die Halbleiterproduktion stecken. Microsoft veröffentlicht eine Emulationsschicht für x86-64-Software auf ARM-Windows-Laptops.

Publishing Date: Mi., 2021/01/06

Found at: heise online News 01/2021 und ct Heft 2 2021

Found at: heise online News 01/2021

[...] In der EU wurden in den vergangenen Jahren schon zahlreiche Projekte gefördert, um die Abhängigkeit bei der Chipentwicklung zu reduzieren. Einige dieser Projekte, darunter EuroHPC, die European Processor Initiative (EPI) und **Scale4Edge**, setzen auf die offengelegte Befehlssatzarchitektur RISC-V. [...]

Presentation at RISC-V Summit 2020: Scale4Edge project introduction

2020/11/04

Scale4Edge is a project which brings together industrial partners, universities and small and medium-scale companies supported by the German government in order to create a RISC-V based ecosystem. This ecosystem is focused on supporting edge-based projects in a variety of applications like industrial automation, automotive and avionic. The project focuses on connecting innovative academic ideas with industrial partners who can take those ideas into the marketplace. Several industrial partners help in this project to drive the direction and implement prototypes.

Edge-KI wird für RISC-V-Boom sorgen

2020/10/28

... in the Press

Publishing Date: Fr., 2020/10/16

Found at: Elektronik Praxis

Found at: Edge-KI wird für RISC-V-Boom sorgen

Kommende, günstige Chips für KI-Anwendungen werden für einen Boom der RISC-V-Prozessor-IP sorgen. Das sagte Yann LeCun, Facebooks leitender KI-Wissenschaftler, auf dem Innovationstag des französischen Forschungslabors CEA-Leti. Die vielerorts bereits laufende Umstellung auf RISC-V für den Betrieb neuronaler Netzwerke für KI-Edge-Anwendungen werde zudem durch die vorgeschlagene Übernahme von ARM durch Nvidia beschleunigt.

RISC-V nun auch bei Maxim Integrated

2020/10/09

... in the Press

Untertitel:

Im Mikrocontroller MAX78000 für IoT-Geräte mit KI-Funktionen wie intelligenten Kameras kombiniert Maxim ARM- und RISC-V-Technik.

Publishing Date: Do., 2020/10/08

Found at: heise.de

Found at: RISC-V nun auch bei Maxim Integrated

[...]

Skalierbares Ökosystem für Edge-Computing - PROJEKT: RISC-V-PROZESSOREN VERTRAUENSWÜRDIG MACHEN

2020/10/06

Untertitel:

Im Rahmen der Leitinitiative „Vertrauenswürdige Elektronik“ ist das Forschungsprojekt „Scale4Edge“ an den Start gegangen. 22 Partner aus Wissenschaft und Wirtschaft bündeln darin ihre Kompetenzen, um den Einsatz von vertrauenswürdigen Spezialprozessoren rund um die Open-Source-Architektur RISC-V voranzutreiben.

Publishing Date: Mo., 2020/09/28

Found at: E&E Entwicklung & Elektronik

Found at: Skalierbares Ökosystem für Edge-Computing - PROJEKT: RISC-V-PROZESSOREN VERTRAUENSWÜRDIG MACHEN



„Der Bedarf an immer leistungsfähigeren und vertrauenswürdigen Spezialprozessoren ist immens und ich bin der festen Überzeugung, dass wir in Deutschland weltweit Standards setzen können“, sagt Bundesforschungsministerin Anja Karliczek anlässlich des Projektstarts.

Scale4Edge: Vertrauenswürdige RISC-V-Spezialprozessoren

2020/10/06

... in the Press

Untertitel:

Die Bundesregierung fördert digitale Souveränität bei anwendungsspezifischen Chips mit RISC-V-Technik für IoT- und Edge-Anwendungen.

Publishing Date: Mo., 2020/10/05

Found at: heise.de

Found at: Scale4Edge: Vertrauenswürdige RISC-V-Spezialprozessoren

Das Bundesministerium für Bildung und Forschung (BMBF) fördert das Projekt Scale4Edge, in dem rund 20 Industriefirmen, Universitäten und andere Forschungseinrichtungen kooperieren. Sie wollen eine Infrastruktur zur einfacheren und schnelleren Entwicklung von Halbleiterchips für Spezialanwendungen schaffen, die unter anderem dank der offengelegten RISC-V-Befehlssatzarchitektur auch vertrauenswürdige sind. Das wiederum soll die Abhängigkeit von Zulieferern etwa aus den USA und China mindern und somit die digitale Souveränität stärken.

Infineon: Projekt Scale4Edge startet im Rahmen der Leitinitiative "Vertrauenswürdige Elektronik" des BMBF

2020/09/30

... in the Press

Publishing Date: Do., 2020/09/24

Found at: Silicon Saxony

Found at: Silicon Saxony

Die Entwicklung und den Einsatz von vertrauenswürdigen Spezialprozessoren in Deutschland voranzutreiben – das ist das Ziel des Forschungsprojekts Scale4Edge. Unter der Koordination der Infineon Technologies AG bündeln in den kommenden drei Jahren 22 Partner aus Wissenschaft und Wirtschaft ihre Kräfte. Erste Ergebnisse aus dem Forschungsprojekt werden bereits Ende dieses Jahres erwartet.

Projekt »Scale4Edge« nimmt sich vertrauenswürdige Prozessoren vor

2020/09/30

... in the Press

Publishing Date: Di., 2020/09/29

Found at: elektroniknet.de

Found at: Projekt »Scale4Edge« nimmt sich vertrauenswürdige Prozessoren vor

Projekt Scale4Edge startet im Rahmen der Leitinitiative „Vertrauenswürdige Elektronik“ des Bundesforschungsministeriums

2020/09/24

Untertitel:

Skalierbares Ökosystem für Spezialprozessoren für das Internet der Dinge wird angestrebt

Publishing Date: Do., 2020/09/24

Found at: Infineon Technologies Website

3rd Workshop on RISC-V Activities

2020/09/22

Call for Participation

3rd Workshop on RISC-V Activities

Virtual Online Event, October 8th, 2020

This joint academic/industry workshop aims to stimulate the exchange of information among the attendees about already existing or planned RISC-V activities. The workshop provides a platform for how these activities can be extended across projects or to develop new ideas, activities and collaborations. This workshop has been initiated by the BMBF funded projects COMPACT, SAFE4I and Scale4Edge.

Location: Virtual Online Event

« erste Seite < vorherige Seite 1 2 **3** 4 nächste Seite > letzte Seite »

Das Projekt Scale4Edge wird unter den Förderkennzeichen 16ME0122K-140, 16ME0465, 16ME0900, 16ME0901 im Förderprogramm ZuSE durch das deutsche Bundesministerium für Bildung und Forschung (BMBF) gefördert.

Quell-URL: <https://project.edacentrum.de/scale4edge/node>