

6 Mitglieder

Nachrichten von den Mitgliedern des edacentrum

www.edacentrum.de/portrait/mitglieder



Ansoft Corporation

Leading Chinese Semiconductor Company Adopts Ansoft to Extend its RF CMOS Design Capabilities

Semiconductor Manufacturing International Corporation (SMIC), a world-leading semiconductor foundry, announced its commitment to Ansoft Corporation's HFSS(TM) simulation technology for S-parameter extraction, frequency-dependent SPICE model extraction and EMI prediction. SMIC's adoption of HFSS extends its RF CMOS design capabilities and provides a proven platform on which to build accurate and traceable on-chip model libraries.

SMIC will use HFSS to provide a unique library of complex, high-speed and high-frequency passive structures for accurate, next-generation designs traceable to the foundry. "Our customers are requesting high-Q spiral inductors with small form factors for their high-frequency, portable communication platforms," said Dr. Lee Yang, head of RF Application and Design Support at SMIC. "Our research and testing shows that Ansoft offers the best solution to help our customers meet these objectives."

In addition, SMIC is investigating new design flows that link process-accurate models of critical, multi-port structures with advanced circuit and system simulation. „We see a growing need to link 3D electromagnetic extraction with circuit simulation and SMIC's process so that SMIC customers can reliably predict IC silicon performance," said Dr. Yang.

Die Vereinbarung dient gleichzeitig auch als Grundlage für beide Unternehmen, Methoden für das IC-Design und die Design-Verifikation zu entwickeln und einzusetzen. So wurden beispielsweise eine Zusammenarbeit und gemeinsame Investitionen im Bereich der ESL-Technologien, -Flows und -Lösungen der nächsten Generation vereinbart.

„NXP unterzeichnet diese Vereinbarung nach einem umfassenden und gründlichen Evaluierungsprozess und macht damit Cadence zu seinem strategischen Partner für EDA-Produkte und Technologien. Cadence war das einzige Unternehmen, das die von uns benötigten voll integrierten analogen, digitalen und Front-to-Back-Lösungen anbieten konnte", erklärte Rene Penning de Vries, CTO von NXP.

Kontakt Ansoft Corporation

Mark Ravenstahl
fon: +1 4 12 - 2 61 - 32 00
mravenstahl@ansoft.com.de

Newsletter edacentrum Probeauszug

Bestellen Sie sich den kompletten Artikel über newsletter@edacentrum.de

edacentrum, Hannover, Dezember 2007



Cadence Design Systems GmbH, NXP Semiconductors GmbH

Cadence und NXP vereinbaren strategische Partnerschaft

Cadence und NXP haben eine mehrjährige strategische Vereinbarung unterzeichnet, nach der Cadence zum primären EDA-Partner von NXP wird.