



Veröffentlicht auf *edacentrum* (<https://project.edacentrum.de>)

[Startseite](#) > Druckeroptimiertes PDF

edaWorkshop10 - Call for Papers

Einreichung von Beiträgen

Neben der Darstellung von EDA-Forschungsvorhaben und ihrer Ergebnisse zielt der edaWorkshop auf die Präsentation industrierelevanter Forschungs- und Entwicklungsergebnisse aus dem unten genannten Themenspektrum. Erwartet werden Beiträge zu einer der fünf nachfolgend aufgeführten Kategorien:

1. Wissenschaftliche Beiträge aus Forschungseinrichtungen und Industrie,, die neue Ergebnisse der EDA-Forschung und Entwicklung vorstellen
2. Vorträge mit Visions- oder Überblickscharakter zu wissenschaftlichen und praxisrelevanten Themenbereichen
3. Beiträge zur Anwendungsrelevanz und wirtschaftlichen Bedeutung technischer Problemstellungen oder -lösungen
4. Erfahrungsberichte und Berichte zur Ergebnisverwertung in der industriellen Praxis
5. Demonstrator-Beiträge von Forschungs- und Entwicklungsergebnissen, insbesondere von solchen aus „IKT 2020“-EDA-Projekten

Das Programmkomitee mit führenden EDA-Experten aus Industrie und Forschung wird die eingereichten Beiträge kategoriespezifisch begutachten und daraus ein Programm bestehend aus Vorträgen, Postern und Demonstratoren zusammenstellen. Die auf diese Weise ermittelten Beiträge werden in einem Tagungsband veröffentlicht. Der Tagungsband wird im VDE-Verlag mit ISBN-Nummer erscheinen. Poster-, Vortrags- und Demonstrator-Beiträge werden gleichberechtigt in den Tagungsband aufgenommen. Die Tagungssprache ist Deutsch.

Termine

14. Januar 2010

Einreichung der Beiträge

19. Februar 2010

Benachrichtigung über die Annahme

23. März 2010

Abgabe der druckfertigen Beiträge

4. - 5. Mai 2010

edaWorkshop in Hannover

Modalitäten

Bitte reichen Sie Ihren Beitrag mit 4-6 Seiten (in deutscher oder englischer Sprache) termingerecht unter [events/edaworkshop/2010/upload](https://events.edaworkshop/2010/upload) ^[1] als anonymisierte PDF-Datei ein.

Hinweise für Autoren sowie die zu verwendenden Vorlagen für Ihren Beitrag (Word und LaTeX) finden Sie hier:

- [Vorlagen und Anleitung für LaTeX](#) ^[2]
- [Vorlagen und Anleitung für Word](#) ^[3]

Den Call for Papers als pdf zum Herunterladen finden Sie [hier](#) ^[4]

Die Tagungssprache ist Deutsch. Die Vortragsdauer wird ca. 20 Minuten betragen.

Themenspektrum zum edaWorkshop10

Unter anderem sind Einreichungen zu folgenden Themen willkommen:

- Analog- und Mixed-Signal-Entwurf**
 - Entwurfsautomatisierung für Analog-Schaltungen
 - Synthese, Simulation und Verifikation
 - HF-Schaltungen, Smart-Power-Schaltungen
 - Multi-Domain-Systeme (MEMS, Sensoren/Aktoren, Harvester...)
 - Modellgenerierung
 - Parasitäre und Kopplungseffekte, Signalintegrität und EMV
- System-Level- und Hardware-Software-Design für eingebettete Systeme**
 - Spezifikation und Modell-basierter Entwurf
 - Architektur-Synthese und -Optimierung
 - Fortschrittliche Architekturen (ASIPs, SoCs, MPSoCs, NoCs, SiPs und rekonfigurierbare Architekturen)
 - Transaction-Level-Modellierung und Simulation
 - Entwicklung und Optimierung Hardware-naher Software
 - Analyse und Optimierung von Performanz und Energieeffizienz
- Herstellungsgerechter Entwurf**
 - 3D-Entwurf, Packaging und SiP
 - Logik- und technologieabhängige Synthese für Deep-Submicron-Schaltungen
 - Physikalischer Entwurf und Verifikation
 - Design-Zentrierung und Ausbeuteoptimierung (DFM)
 - Statistische Timing-Analyse und Variabilität
- Entwurf und Verifikation**
 - Formale Verifikation
 - Timing-Analyse
 - Low-Power-Design, -Analyse und -Optimierung
 - Logik-Synthese und -Optimierung
 - Simulationsbeschleunigung und Rapid Prototyping
- Test und Zuverlässigkeit**
 - Design for Reliability and Robustness
 - Systemtest und industrieller Test
 - BIST und Design for Testability
 - Testgenerierung, Diagnose und Fehlermodellierung
 - Statistisches, physikalisches und Defekt-basiertes Testen
 - Test von regulären Strukturen
 - Innovative Testmethoden

Tagungsleitung & Programmkomitee

Programmkomitee

Vorsitz:
■ U. Schlichtmann, TU München

Tagungsleitung
■ E. Barke, U Hannover, edacentrum
■ W. Rosenstiel, U Tübingen, edacentrum

■ W. Anheier, U Bremen ■ H.-J. Brand, Global Foundries Dresden ■ O. Bringmann, Forschungszentrum Informatik (FZI)
■ W. Daehn, Fachhochschule Magdeburg-Stendal ■ M. Dietrich, Fraunhofer Institut für Integrierte Schaltungen
■ R. Drechsler, U Bremen ■ K. Eckl, Synopsys GmbH ■ R. Ernst, TU Braunschweig ■ H. Eweking, TU Darmstadt
■ D. Friebel, VDE/VDI-GMM ■ W. Glauert, U Erlangen-Nürnberg ■ M. Glesner, TU Darmstadt ■ H. Gräß, TU München
■ K. Hahn, U Siegen ■ L. Hedrich, U Frankfurt ■ E. Hennig, Melexis GmbH ■ A. Herkersdorf, TU München
■ S. Huss, TU Darmstadt ■ E. Jentsch, Cadence Design Systems GmbH ■ S. Kern, Atmel Automotive GmbH
■ W. Kunz, TU Kaiserslautern ■ V. Meyer zu Bexten, Infineon Technologies AG ■ W. Nebel, OFFIS - Institut für Informatik
■ R. Pfdermenges, Infineon Technologies AG ■ I. Rugen-Herzig, Infineon Technologies AG ■ S. Sattler, U Erlangen-Nürnberg
■ J. Schöffel, Mentor Graphics GmbH ■ P. van Staa, Robert Bosch GmbH ■ N. Wehn, TU Kaiserslautern

■ J. Haase, edacentrum ■ R. Popp, edacentrum
■ D. Treytnar, edacentrum ■ L. Wenzel, PT-DLR ■ P. Federer, GI
■ V. Schanz, ITG im VDE ■ R. Schnabel, VDE/VDI-GMM

Organisationskomitee

Kontakt

Ralf Popp
edacentrum
Schneiderberg 32
30167 Hannover
fon +49 511 762 -19697
fax +49 511 762 -19695
E-Mail [info@edacentrum \[dot\] de](mailto:info@edacentrum.de)

edacentrum | Schneiderberg 32 | 30167 Hannover | fon: +49 511 762-19699 | email: [info@edacentrum \[dot\] denach](mailto:info@edacentrum.de)
[oben](#)

Quelle-URL: <https://project.edacentrum.de/edaworkshop10-call-papers-0>

Links:

- [1] <https://project.edacentrum.de/veranstaltungen/edaworkshop/2010/einreichung>
- [2] https://project.edacentrum.de/system/files/files/edaworkshop/2010/edaworkshop_vorlage_latex.zip
- [3] https://project.edacentrum.de/system/files/files/edaworkshop/2010/edaworkshop_vorlage_word.zip
- [4] <https://project.edacentrum.de/system/files/files/edaworkshop/2010/edaWS10-call.pdf>