



Veröffentlicht auf *edacentrum* (<https://project.edacentrum.de>)

[Startseite](#) > Druckeroptimiertes PDF

edaWorkshop10 - Call for Papers

Einreichung von Beiträgen

Neben der Darstellung von EDA-Forschungsvorhaben und ihrer Ergebnisse zielt der edaWorkshop auf die Präsentation industrierelevanter Forschungs- und Entwicklungsergebnisse aus dem unten genannten Themenspektrum. Erwartet werden Beiträge zu einer der fünf nachfolgend aufgeführten Kategorien:

1. Wissenschaftliche Beiträge aus Forschungseinrichtungen und Industrie,, die neue Ergebnisse der EDA-Forschung und Entwicklung vorstellen
2. Vorträge mit Visions- oder Überblickscharakter zu wissenschaftlichen und praxisrelevanten Themenbereichen
3. Beiträge zur Anwendungsrelevanz und wirtschaftlichen Bedeutung technischer Problemstellungen oder -lösungen
4. Erfahrungsberichte und Berichte zur Ergebnisverwertung in der industriellen Praxis
5. Demonstrator-Beiträge von Forschungs- und Entwicklungsergebnissen, insbesondere von solchen aus „IKT 2020“-EDA-Projekten

Das Programmkomitee mit führenden EDA-Experten aus Industrie und Forschung wird die eingereichten Beiträge kategoriespezifisch begutachten und daraus ein Programm bestehend aus Vorträgen, Postern und Demonstratoren zusammenstellen. Die auf diese Weise ermittelten Beiträge werden in einem Tagungsband veröffentlicht. Der Tagungsband wird im VDE-Verlag mit ISBN-Nummer erscheinen. Poster-, Vortrags- und Demonstrator-Beiträge werden gleichberechtigt in den Tagungsband aufgenommen. Die Tagungssprache ist Deutsch.

Termine

14. Januar 2010

Einreichung der Beiträge

19. Februar 2010

Benachrichtigung über die Annahme

23. März 2010

Abgabe der druckfertigen Beiträge

4. - 5. Mai 2010

edaWorkshop in Hannover

Modalitäten

Bitte reichen Sie Ihren Beitrag mit 4-6 Seiten (in deutscher oder englischer Sprache) termingerecht unter [events/edaworkshop/2010/upload](#) ^[1] als anonymisierte PDF-Datei ein.

Hinweise für Autoren sowie die zu verwendenden Vorlagen für Ihren Beitrag (Word und LaTeX) finden Sie hier:

- [Vorlagen und Anleitung für LaTeX](#) ^[2]
- [Vorlagen und Anleitung für Word](#) ^[3]

Den Call for Papers als pdf zum Herunterladen finden Sie [hier](#) ^[4]

Die Tagungssprache ist Deutsch. Die Vortragsdauer wird ca. 20 Minuten betragen.

Themenspektrum zum edaWorkshop10

Unter anderem sind Einreichungen zu folgenden Themen willkommen:

Analog- und Mixed-Signal-Entwurf <ul style="list-style-type: none">Entwurfsautomatisierung für Analog-SchaltungenSynthese, Simulation und VerifikationHF-Schaltungen, Smart-Power-SchaltungenMulti-Domain-Systeme (MEMS, Sensoren/Aktoren, Harvester...)ModellgenerierungParasitäre und Kopplungseffekte, Signalintegrität und EMV	System-Level- und Hardware-Software-Design für eingebettete Systeme <ul style="list-style-type: none">Spezifikation und Modell-basierter EntwurfArchitektur-Synthese und -OptimierungFortschrittliche Architekturen (ASIPs, SoCs, MPSoCs, NoCs, SiPs und rekonfigurierbare Architekturen)Transaction-Level-Modellierung und SimulationEntwicklung und Optimierung Hardware-naher SoftwareAnalyse und Optimierung von Performanz und Energieeffizienz	
Herstellungsgerechter Entwurf <ul style="list-style-type: none">3D-Entwurf, Packaging und SiPLogik- und technologieabhängige Synthese für Deep-Submicron-SchaltungenPhysikalischer Entwurf und VerifikationDesign-Zentrierung und Ausbeuteoptimierung (DFM)Statistische Timing-Analyse und Variabilität	Entwurf und Verifikation <ul style="list-style-type: none">Formale VerifikationTiming-AnalyseLow-Power-Design, -Analyse und -OptimierungLogik-Synthese und -OptimierungSimulationsbeschleunigung und Rapid Prototyping	Test und Zuverlässigkeit <ul style="list-style-type: none">Design for Reliability and RobustnessSystemtest und industrieller TestBIST und Design for TestabilityTestgenerierung, Diagnose und FehlermodellierungStatistisches, physikalisches und Defekt-basiertes TestenTest von regulären StrukturenInnovative Testmethoden

Tagungsleitung & Programmkomitee

Programmkomitee	Vorsitz: <ul style="list-style-type: none">U. Schlichtmann, TU München	Tagungsleitung <ul style="list-style-type: none">E. Barke, U Hannover, edacentrumW. Rosenstiel, U Tübingen, edacentrum
<ul style="list-style-type: none">W. Anheier, U BremenH.-J. Brand, Global Foundries DresdenO. Bringmann, Forschungszentrum Informatik (FZI)W. Daehn, Fachhochschule Magdeburg-StendalM. Dietrich, Fraunhofer Institut für Integrierte SchaltungenR. Drechsler, U BremenK. Eckl, Synopsys GmbHR. Ernst, TU BraunschweigH. Evekling, TU DarmstadtD. Friebel, VDE/VDI-GMMW. Glauert, U Erlangen-NürnbergM. Glesner, TU DarmstadtH. Gräß, TU MünchenK. Hahn, U SiegenL. Hedrich, U FrankfurtE. Hennig, Melexis GmbHA. Herkersdorf, TU MünchenS. Huss, TU DarmstadtE. Jentsch, Cadence Design Systems GmbHS. Kern, Atmel Automotive GmbHW. Kunz, TU KaiserslauternV. Meyer zu Bexten, Infineon Technologies AGW. Nebel, OFFIS - Institut für InformatikR. Pfdermenges, Infineon Technologies AGI. Rugen-Herzig, Infineon Technologies AGS. Sattler, U Erlangen-NürnbergJ. Schöffel, Mentor Graphics GmbHP. van Staa, Robert Bosch GmbHN. Wehn, TU Kaiserslautern		
<ul style="list-style-type: none">J. Haase, edacentrumR. Popp, edacentrumD. Treytnar, edacentrumL. Wenzel, PT-DLRP. Federer, GIV. Schanz, ITG im VDER. Schnabel, VDE/VDI-GMM		
Organisationskomitee		

Kontakt

Ralf Popp
edacentrum
Schneiderberg 32
30167 Hannover
fon +49 511 762 -19697
fax +49 511 762 -19695
E-Mail info@edacentrum [dot] de

edacentrum | Schneiderberg 32 | 30167 Hannover | fon: +49 511 762-19699 | email: info@edacentrum [dot] denach
oben

Quelle-URL: <https://project.edacentrum.de/edaworkshop10-call-papers-0>

Links:

- [1] <https://project.edacentrum.de/en/events/edaworkshop/2010/upload>
- [2] https://project.edacentrum.de/en/system/files/files/edaworkshop/2010/edaworkshop_vorlage_latex.zip
- [3] https://project.edacentrum.de/en/system/files/files/edaworkshop/2010/edaworkshop_vorlage_word.zip
- [4] <https://project.edacentrum.de/en/system/files/files/edaworkshop/2010/edaWS10-call.pdf>