

Eindrücke von der 39. Design Automation Conference

New Orleans, 10.-14. Juni 2002

von Ralf Popp



[Trendbericht zur "DAC 2002" als pdf Datei \(456KB\)](#) ^[1]

Abstract:

Der vorliegende Bericht stellt Themen und Trends vor, die bei der diesjährigen Design Automation Conference (DAC) in New Orleans von Bedeutung waren. Aufgrund des gigantischen Angebotes, das die DAC bietet, kann er nicht allumfassend sein. Er orientiert sich im Wesentlichen an Plenarveranstaltungen wie den Leitvorträgen und Podiumsdiskussionen, aber auch an verschiedenen aktuellen Online-Veröffentlichungen und natürlich an Eindrücken und Gesprächen vor Ort.

Außerdem enthält der vorliegende Text keinerlei Vorstellung oder Bewertung von neu vorgestellter Software. Allerdings gibt es mit dem Tools-Service unter www.dacafe.com ^[2] eine beachtenswerte Möglichkeit, Tool- und Herstellerrecherchen via Internet durchzuführen.

Während im ersten Abschnitt Informationen allgemeiner Art zur DAC zu finden sind, wird im zweiten Abschnitt das technische Programm bzw. im Wesentlichen seine Plenarveranstaltungen besprochen. Der dritte Abschnitt befasst sich schließlich, unabhängig von konkreten Sessions, ganz allgemein und in loser Folge mit Themen und Trends die auffällig waren.

Inhaltsverzeichnis 2

Kapitel	Seite
Abstract	1
1	Allgemeines zur DAC 3
2	Technisches Programm 4
2.1	Keynote1: Hajime Sasaki: "Paradigm Shift in Semiconductor Design: Challenges on the CAD System." 4
2.2	Keynote2: Jerry Fiddler: "Software and Silicon - Where's the Equilibrium?" 6
2.3	"Wall Street evaluates EDA", (Session 1), 7
2.4	Panel: "Tools or Users: Which is the bottleneck", (Session 6), 9
2.5	Panel: "Analog Interlectual Property: Now? or Never?", (Session 12), 10
2.6	Panel "Nanometer Design: What hurts next...?", (Session 17), 11
2.7	Panel: "Unified Tools for SoC Embedded Systems Mission Critical, Mission Impossible or Mission Irrelevant?", (Session 31), 12
2.8	Panel: "Formal Verification Methods: Getting around the brick wall", (Session 37), 13
2.9	Panel: "What is the next EDA-Driver?", (Session42) 13
3	Fokusthemen 15

3.1	Embedded Systems	16
3.2	Plattformdesign	17
3.3	Hardware/Software CoDesign	18
3.4	Intellectual Property, IP	18
3.5	“Hell of Physics”	19
3.6	„RTL Design Planning“	19
3.7	Verifikation	20
3.8	Analogsynthese	20
3.9	Open Access Datenbasis	20
3.10	SystemVerilog	21
3.11	SystemC	22
3.12	Diagonale Verdrahtung	23
4	Zusammenfassung	23

edacentrum | Schneiderberg 32 | 30167 Hannover | fon: +49 511 762-19699 | email: [info@edacentrum \[dot\] de](mailto:info@edacentrum.de)nach
oben

Quell-URL: <https://project.edacentrum.de/eindr%C3%BCcke-von-der-39-design-automation-conference>

Links:

[1] https://project.edacentrum.de/system/files/files/mitglieder/intern/trendberichte/dac02/dac02_bericht.pdf

[2] <http://www.dacafe.com>