

Fach- & Kooperations-Workshop "Verifikation"

Fach- & Kooperations-Workshop "Verifikation"

Termin

Dienstag, 16. Oktober 2007

9:00h bis ca. 17:00h

Tagungsort

Werkhof Hannover Nordstadt
Seminarraum 1
Schaufelder Str. 11
30167 Hannover

Der Werkhof liegt fünf Gehminuten vom edacentrum entfernt.

Ziele und Themen

Die Projekte HERKULES, URANOS, VeronA und VISION sowie das Clusterforschungsprojekt FEST laden dieses Jahr zu einem Kooperationsworkshop rund um das Thema „Verifikation“ ein.

Wie bereits in den vorherigen Workshops werden auch dieses Mal die sich aus den Vorträgen ergebenden Fragestellungen und Diskussionen im Vordergrund stehen. Das Ziel des Workshops ist der Austausch von Gedanken, Sichtweisen, Lösungsansätzen, Erfahrungen... zum Thema Verifikation. Um dieses Ziel zu unterstützen, wird der Workshop in einer Kombination aus Arbeitsgruppen und Vorträgen durchgeführt.

Beteiligte Projekte:

- [FEST](#) ^[1]
- [HERKULES](#) ^[2]
- [URANOS](#) ^[3]
- [VeronA](#) ^[4]
- [VISION](#) ^[5]

Agenda

Die Zugangsdaten zum Zugriff auf die Folienätze erhalten Sie auf Anfrage von Cordula Hansen.

[Visuelles Protokoll \(0,4 MB, .pdf\)](#) ^[6]

[Alle Präsentationen & Protokoll \(ca. 4.82 MB, .zip\)](#) ^[7]

**09.00-
11.00h**

Block I: Verifikation analoger Schaltungen

Ablauf: Arbeitsgruppen + Vortrag

Vorträge max. 15 min

Verifikation analoger Blöcke - Herausforderungen und Lösungswege

Achim Graupner



Formale Methoden zur Verifikation analoger Schaltungen

Sebastian
Steinhorst



Verifikation analoger Schaltungen mittels affiner Arithmetik

Darius Grabowski



Verifikation von analogen Schaltungsblöcken mittels Pareto-Optimierung

Helmut Gräß



11.00-11.20h Kaffeepause

Block II: Assertionbasierte Verifikation & Debugging-Ansätze

11.20-12.30h *Ablauf: Vortrag + Diskussion*
Vorträge max. 15 min

Assertions und Eigenschaften auf Systemebene

Hans Eveking



Assertion basierte Verifikation auf verschiedenen Abstraktionsebenen

Stefan Lämmermann



Debugging in der Constraint-gesteuerten Zufallssimulation

Daniel Große



12.30-14.00h Mittagspause + Warm-up

Block III: Kommunikation & Nullfehler-Designs

14.00-15.45h *Ablauf: Arbeitsgruppen + Vortrag*
Vorträge max. 15 min

Die Notwendigkeit formaler Methoden für Kommunikations SoCs

Hans Sahm



Formale Verifikation software-implementierter Protokolle

Wolfgang Kunz

Formale Verifikation parametrisierter Schaltungsbeschreibungen

Klaus Winkelmann



Verifikation im produktiven Chip-Entwurf

Holger Busch



15.45-16.15h Kaffeepause

Block IV: Verifikation für LIN

16.15-17.00h *Ablauf: Vortrag + Diskussion*
Vorträge max. 15 min

Formale Verifikation des LIN-Hardware-IP Bausteins: Herausforderungen und Methodik

Slava Bulach



Erfahrungen bei der Verifikation eines Controller-gesteuerten LIN-Knoten

Mario Hahn



17.00-17.15h Feedback + Abschluss

Einreichung der Präsentationen

Rückmeldungen zu Ihrer Einreichung der Präsentationen erhalten Sie im Laufe von KW39. Bitte reichen Sie entsprechend der Rückmeldung Ihre Präsentationsfolien **bis zum 09.10.2007** für die Erstellung der Workshopunterlagen bei Frau Hansen (siehe Anmeldung) ein.

Anmeldung

Es sind nur noch wenige Workshop-Plätze frei. Bitte melden Sie sich bei Frau Dr. Hansen an. Die Anmeldungen werden in der Reihenfolge ihres Eintreffens berücksichtigt.

Teilnahmegebühr

Die Teilnahmegebühr beträgt 50,00 € (zzgl. 19% MwSt.) und beinhaltet

- Tagungsraum
- Workshopunterlagen
- Kaffeepause und Tagungsgetränke
- Mittagessen

Die Teilnahmegebühr kann vorab per Rechnung (bitte bei der Anmeldung darauf hinweisen) oder vor Ort in bar beglichen werden.

Kontakte

Lokale Organisation:

Frau Maren Sperber

edacentrum

fon: +49 511 762-19699

info@edacentrum [dot] de

Links:

- [1] <https://project.edacentrum.de/projekte/FEST>
- [2] <https://project.edacentrum.de/projekte/HERKULES>
- [3] <https://project.edacentrum.de/projekte/URANOS>
- [4] <https://project.edacentrum.de/projekte/Verona>
- [5] <https://project.edacentrum.de/projekte/VISION>
- [6] <https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS-Verifikation-VisuellesProtokoll-071022.pdf>
- [7] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation_Folien.zip
- [8] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-I-1-Graupner.pdf
- [9] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-I-2-Steinhorst.pdf
- [10] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-I-3-Grabowski.pdf
- [11] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-I-4-Graeb.pdf
- [12] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-II-1-Eveking.pdf
- [13] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-II-2-Laemmermann.pdf
- [14] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-II-3-Grosse.pdf
- [15] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-III-1-Sahm.pdf
- [16] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-III-3-Winkelmann.pdf
- [17] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-III-4-Busch.pdf
- [18] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-IV-1-Bulach.pdf
- [19] https://project.edacentrum.de/system/files/files/events/2007/koop-ws-161007/slides/KoopWS_Verifikation-IV-2-Hahn.pdf