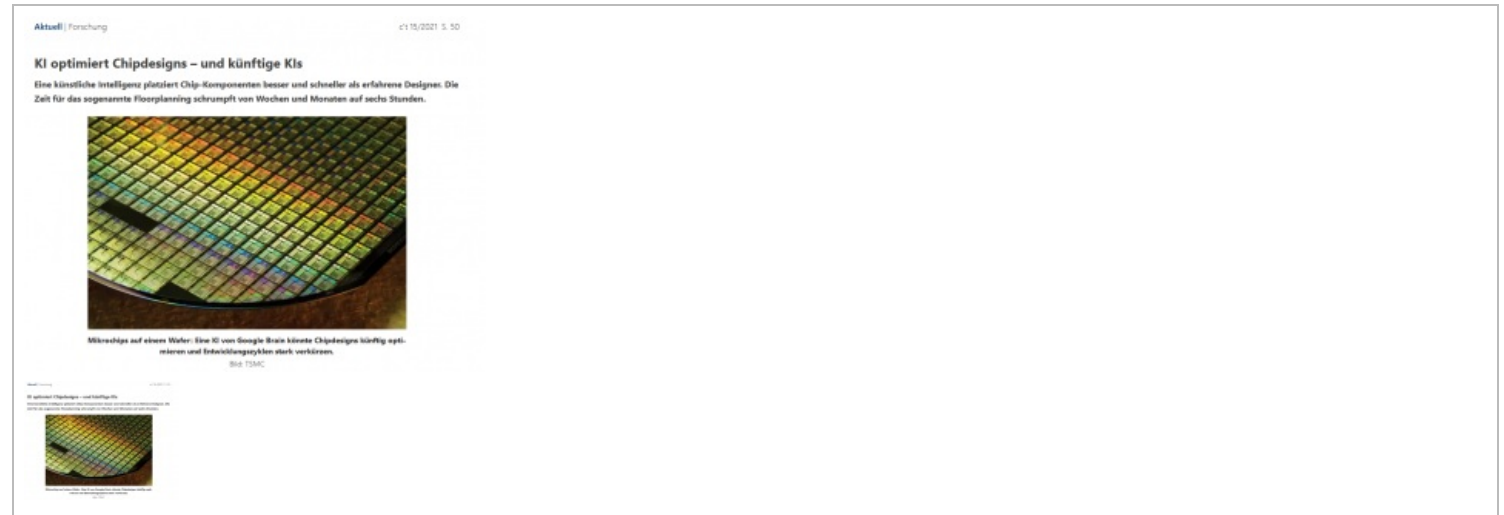


KI optimiert Chipdesigns - und künftige KIs

2021/07/08

Subtitle:

Eine künstliche Intelligenz platziert Chip-Komponenten besser und schneller als erfahrene Designer. Die Zeit für das sogenannte Floorplanning schrumpft von Wochen und Monaten auf sechs Stunden.



Publishing Date: Wed, 2021/06/16

Found at: c't 15/2021 S. 50

Found at: Heise Online ^[1]

The progressivKI project (project label 19A21006A-R) is supported by the German Ministry of Economic Affairs and Climate Action (**BMWK**) based on a resolution of the German Bundestag.

Source URL: <https://project.edacentrum.de/progressivki/en/ki-optimiert-chipdesigns-%E2%80%93-und-k%C3%BCnftige-kis>

Links:

[1] <https://www.heise.de/select/ct/2021/15/2116706461150940440>