# Scale4Edge at Digital-Gipfel 2024

2024/09/24

[1]

Scale4Edge Projektkoordinator Prof. Dr. Wolfgang Ecker, Distinguished Engineer, Infineon Technologies AG ist zum Digital-Gipfel 2024 der Bundesregierung [1] eingeladen um unter anderem über Scale4Edge und den Projektbeitrag zu "Sicher und resilient in die Zukunft: Innovationen der Mikroelektronik für KI-Anwendungen von morgen" vorzutragen.

Um die immer größer werdenden Datenmengen zu bewältigen, werden Prozessoren benötigt, die nicht nur in puncto Rechenleistung, sondern auch hinsichtlich Energieeffizienz, Zuverlässig keit, Robustheit und Sicherheit höchsten Anforderungen standhalten. Bei einem Speed Geeking können sich die Teilnehmenden zu innovativen Ideen im Bereich KIProzessoren und Open Source informieren und aktuelle Forschungsaktivitäten als Beiträge zu einer technologisch sou veränen Wertschöpfung und Digitalisierung in Deutschland und Europa kennenlernen.

Der Beitrag von Wolfgang Ecker findet am Montag, den 21.10.2024 um 14:30 Uhr statt.

14:30 – 15:15

**Sicher und resilient in die Zukunft: Innovationen der Mikroelektronik für KI-Anwendungen von morgen**

Speed Geeking und Pitches

Moderation: Dr. Uwe Vogel, VDI/VDE Innovation + Technik GmbH

*Um die immer größer werdenden Datenmengen zu bewältigen, werden Prozessoren benötigt, die nicht nur in puncto Rechenleistung, sondern auch hinsichtlich Energieeffizienz, Zuverlässigkeit, Robustheit und Sicherheit höchsten Anforderungen standhalten. Bei einem Speed Geeking können sich die Teilnehmenden zu innovativen Ideen im Bereich KI-Prozessoren und Open Source informieren und aktuelle Forschungsaktivitäten als Beiträge zu einer technologisch souveränen Wertschöpfung und Digitalisierung in Deutschland und Europa kennenlernen.*

**Prof. Dr. Wolfgang Ecker,** Senior Principal, Infineon Technologies AG
**Prof. Dr. Armin Dietz,** Professor und Leiter H2Ohm Institut, Technische Hochschule Nürnberg Georg Simon Ohm
**Dr. Hans-Jörg Vögel,** Head of Hardware/Software Co-Design, Bayerische Motoren Werke AG
**Prof. Dr. Holger Blume,** Professor für Architekturen und Systeme und geschäftsführender Leiter des Instituts für Mikroelektronische Systeme, Leibniz Universität Hannover
**Prof. Dr. Mladen Berekovic,** Leiter Institut für Mikroelektronische Systeme, Universität zu Lübeck
**Prof. Dr. Dietmar Fey,** Leiter Post Silicon Technologies, Friedrich-Alexander-Universität Erlangen-Nürnberg
**Dr. Jens Krüger,** Abteilungs- und Teamleiter Fraunhofer-Institut für Techno- und Wirtschaftsmathematik
**Prof. Dr. Christian Mayr,** Professor für Hochparallele VLSI-Systeme und Neuromikroelektronik, Technische Universität Dresden
**Jacob Göppert,** wiss. Mitarbeiter der Hahn-Schickard-Gesellschaft für angewandte Forschung e.V.

Raum Sirius

[2]

14:30 – 15:15

**Sicher und resilient in die Zukunft: Innovationen der Mikroelektronik für KI-Anwendungen von morgen**

Speed Geeking und Pitches

Moderation: Dr. Uwe Vogel, VDI/VDE Innovation + Technik GmbH

*Um die immer größer werdenden Datenmengen zu bewältigen, werden Prozessoren benötigt, die nicht nur in puncto Rechenleistung, sondern auch hinsichtlich Energieeffizienz, Zuverlässigkeit, Robustheit und Sicherheit höchsten Anforderungen standhalten. Bei einem Speed Geeking können sich die Teilnehmenden zu innovativen Ideen im Bereich KI-Prozessoren und Open Source informieren und aktuelle Forschungsaktivitäten als Beiträge zu einer technologisch souveränen Wertschöpfung und Digitalisierung in Deutschland und Europa kennenlernen.*

**Prof. Dr. Wolfgang Ecker,** Senior Principal, Infineon Technologies AG
**Prof. Dr. Armin Dietz,** Professor und Leiter H2Ohm Institut, Technische Hochschule Nürnberg Georg Simon Ohm
**Dr. Hans-Jörg Vögel,** Head of Hardware/Software Co-Design, Bayerische Motoren Werke AG
**Prof. Dr. Holger Blume,** Professor für Architekturen und Systeme und geschäftsführender Leiter des Instituts für Mikroelektronische Systeme, Leibniz Universität Hannover
**Prof. Dr. Mladen Berekovic,** Leiter Institut für Mikroelektronische Systeme, Universität zu Lübeck
**Prof. Dr. Dietmar Fey,** Leiter Post Silicon Technologies, Friedrich-Alexander-Universität Erlangen-Nürnberg
**Dr. Jens Krüger,** Abteilungs- und Teamleiter Fraunhofer-Institut für Techno- und Wirtschaftsmathematik
**Prof. Dr. Christian Mayr,** Professor für Hochparallele VLSI-Systeme und Neuromikroelektronik, Technische Universität Dresden
**Jacob Göppert,** wiss. Mitarbeiter der Hahn-Schickard-Gesellschaft für angewandte Forschung e.V.

Raum Sirius

---

Das Projekt Scale4Edge wird unter den Förderkennzeichen 16ME0122K-140, 16ME0465, 16ME0900, 16ME0901 im Förderprogramm ZuSE durch das deutsche Bundesministerium für Forschung, Technologie und Raumfahrt (BMFTR) gefördert.

---

**Quell-URL:** https://project.edacentrum.de/scale4edge/scale4edge-digital-gipfel-2024

**Links:**
[1] https://www.de.digital/DIGITAL/Navigation/DE/Service/Digital-Gipfel/Digital-Gipfel.html
[2] https://www.de.digital/DIGITAL/Redaktion/DE/Downloads/digital-gipfel-2024-programm.pdf?__blob=publicationFile&v=4