

Druckeroptimiertes PDF

Ihre E-Mail-Adresse: *

Ihr Name:

Senden an: *

Mehrere Adressen können durch Kommata getrennt und/oder in verschiedenen Zeilen angegeben werden.

Betreff: *

Zu sendende Seite: TETRISC SoC — Quad RISC-V Core Self-Adaptive High-Reliability ASIC from IHP GmbH

Ihre Nachricht: *

☒ Nur den Anrisstext senden

CAPTCHA

Diese Frage hat den Zweck zu testen, ob Sie ein menschlicher Benutzer sind und um automatisiertem Spam vorzubeugen.

E-Mail senden

Abbrechen

Das Projekt Scale4Edge wird unter den Förderkennzeichen 16ME0122K-140, 16ME0465, 16ME0900, 16ME0901 im Förderprogramm ZuSE durch das deutsche Bundesministerium für Forschung, Technologie und Raumfahrt (BMFTR) gefördert.

Quell-URL: <https://project.edacentrum.de/scale4edge/printmail/56>