



Veröffentlicht auf *edacentrum* (<https://project.edacentrum.de>)

[Startseite](#) > [Veranstaltungen](#) > [edaForum02](#) > Druckeroptimiertes PDF

## edaForum02 - Programm

Auf dieser Webseite finden Sie das Programm des edaForum02, welches Sie für jede Session einzeln ausklappen können. Dort finden Sie den Zeitplan, die Vortragstitel sowie die Vortragenden. Wenn darüber hinaus noch Informationen wie eine Kurzfassung, ein Lebenslauf oder (für alle Teilnehmer) die Folien verfügbar sind, wird ein entsprechender Link unter dem Vortragstitel angezeigt.

Sie können das Programm auch als PDF-Datei [herunterladen](#) (93.51 K).

### Donnerstag, 5. Dezember 2002

**09:30 - 12:30**

#### Company Presentations

09:30 **Mentor Graphics Corp.Synthesis and Analysis of Complete Systems**, Room 1

09:30 **Cadence Design Systems, Inc. System Modelling and Physical Prototyping**, Room 2

09:30 **Verisity Design, Inc.Functional Verification -One of the Main Challenges in Todays System Designs**, Room 3

12:30 - 13:30

Lunch

**13:30 - 13:45**

#### Welcome Address

Moderator: Erich Barke (edacentrum)

**13:45 - 15:00**

#### Keynote

#### Room Atelier

---

##### **The Next Big Advance in Chip-Level Design Productivity**

13:45 Richard A. Newton (U Berkeley)  
[Kurzfassung und Curriculum Vitae](#)

**15:00 - 17:15**

#### Technical Session I: Titanic Verification of Systems on Chip

#### Room A

---

##### **Keynote:**

##### **The Impending Verification Revolution**

15:00 Raul Camposano ()  
[Kurzfassung und Curriculum Vitae](#)  
[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

15:45 **Pause:**  
**Coffee Break**

16:15 **Tool-Supported Validation of Embedded Systems in Automotive Applications**

[Kurzfassung und Curriculum Vitae](#)

##### **ROI from Nanometer IC Circuit Verification**

16:45 Sang Wang (Nassda)  
[Kurzfassung und Curriculum Vitae](#)

**15:00 - 17:15**

**Economical Session I: River of no Return EDA and Return on Investment  
Room B**

---

**Keynote:**

**The Strategic Impact of the EDA Industry in the Electronics Design Chain**

15:00 Guillaume d' Eyssautier (Cadence)  
[Kurzfassung und Curriculum Vitae](#)  
[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

15:45 **Pause:  
Coffee Break**

**Bright Longterm Prospects for EDA**

16:15 Peter L. Levin (TVM)  
[Kurzfassung und Curriculum Vitae](#)

**An Analysis of the Relationship between EDA Expenditures and Competitive Positioning  
Positioning of IC Vendors**

16:45 Jordan Brysk (Ascendant Strategies Group)  
[Kurzfassung und Curriculum Vitae](#)

17:15 - 17:45  
Break

**17:45 - 18:30  
Panel Discussion  
Room Atelier**

18:30 - 19:30  
Break

**19:30 - 23:00  
Social Event**

**Freitag, 6. Dezember 2002**

**09:00 - 11:45**

**Technical Session II: Gandhi The Dream of Analog Design Automation  
Room A**

---

**Keynote:**

**Analog EDA and the Path to Practical Analog IP**

09:00 Rob A. Rutenbar (U Carnegie Mellon)  
[Kurzfassung und Curriculum Vitae](#)  
[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

**"Analog EDA: Is there Light at the End of the Tunnel ?"**

09:45 Rudolf Koch (Infineon)  
[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

10:15 **Pause:  
Coffee Break**

**Modeling and the Road towards True Synthesis of Analog Integrated Circuits**

10:45 Georges Gielen (U Leuven)  
[Kurzfassung und Curriculum Vitae](#)  
[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

**The Return of the Transistor**

11:15 Thomas Heydler (Barcelona)  
[Kurzfassung und Curriculum Vitae](#)  
[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

**Approaches to Formal Verification for Analog Circuits**

11:15 Lars Hedrich (U Hannover)  
[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

**09:00 - 11:45**

**Economical Session II: Modern Times Benchmarking and Productivity  
Room B**

---

**Keynote:**

**Methodology and Software for Maximizing Semiconductor R&D Return on Investment**

09:00 Alexander A. Silbey (Numetrics)  
Kurzfassung und Curriculum Vitae  
Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

**The Evolution of Development Processes in the Semiconductor Industry**

09:45 Fritz Kirsch (Infineon)  
Kurzfassung und Curriculum Vitae  
Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

10:15 **Pause:**  
**Coffee Break**

**Investment into EDA, Its Measurable Success and its Return: The IBM Way**

10:45 Bernd-Josef Huettl (IBM)  
Kurzfassung und Curriculum Vitae

**Full Custom Mixed-Signal-ASICs-Development: A Determinism of Art**

11:15 Peter van Staa (Robert Bosch GmbH)  
Kurzfassung und Curriculum Vitae

11:45 - 12:15  
Break

**12:15 - 13:00**  
**Panel Discussion**  
**Room Atelier**

13:00 - 14:30  
Lunch

**14:30 - 17:00**  
**Trips & Tours**

---

14:30 **Rain Forest House: In the Hannover Rain Forest House you can see, hear, smell, taste and feel the diversity of the tropical highland rain forest.**

14:30 **Sprengel-Museum: See a comprehensive Collection and diverse programme of temporary exhibitions, ranking among the major art museums of the 20th century.**

14:30 **Learning Lab Lower Saxony: L3S is a center of competence where co-operative research projects, which focus on 'collaborative learning technologies for lifelong learning', are carried out.**

edacentrum | Schneiderberg 32 | 30167 Hannover | fon: +49 511 762-19699 | email: [info@edacentrum \[dot\] denach](mailto:info@edacentrum.de)  
[oben](http://www.edacentrum.de)

---

**Quell-URL:** <https://project.edacentrum.de/veranstaltungen/edaforum/2002/programm>